

## SELEÇÃO PÚBLICA DE FORNECEDORES – EDITAL 020/2017

Identificador número 662914, Portal Licitações-e do Banco do Brasil

### RESPOSTA AO PEDIDO DE ESCLARECIMENTO

O Comprador da FAURGS, nomeado pela Portaria n. 01 de 23/06/2014, no uso de suas atribuições e com base na solicitação encaminhada pela empresa **TEC-ZAP**, em 10/03/2017, conforme segue:

"1) *Termo de referência exige Processador Intel Xeon Phi 7210 para o item 1. Sabendo-se que a lei de licitações impede indicação de marca e modelo, sendo assim para uma maior participação de licitantes e seguindo o Princípio da economicidade, entendemos que será aceito modelo, marca soquete, cache, FSB de processadores desde que sejam iguais ou superiores as indicadas. Entende-se equivalente ou superior processador com pontuação superior ao exigido no edital pelo conceituado site [http://www.cpubenchmark.net/high\\_end\\_cpus.html](http://www.cpubenchmark.net/high_end_cpus.html). Nosso entendimento está correto?*

2) *Termo de referência exige algumas marcas para o item 1. Sabendo-se que a lei de licitações impede indicação de marca e modelo de produtos, sendo assim para uma maior participação de licitantes e seguindo o Princípio da economicidade, entendemos que todas as indicações de marca são apenas uma referência sendo aceito outras marcas e modelos dos componentes, desde que sejam iguais ou superiores as indicadas. Nosso entendimento está correto?*

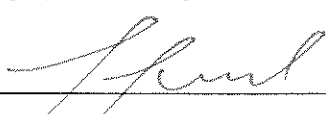
Apresenta a resposta da equipe técnica responsável pelo TR, que segue abaixo:

**Resposta 1:** O entendimento do reclamante não está correto. O equipamento está sendo adquirido para fins de pesquisa específicos, incluindo pesquisa sobre balanceamento de carga e subsistema de memória em arquiteturas manycore, visando aumentar o desempenho e diminuir o consumo de energia. Para tal, é necessário que o processador seja capaz de executar centenas de threads paralelamente dentro de um mesmo ambiente de memória compartilhada. O processador deve também ter memória MCDRAM integrada, além dos controladores de memória DDR4. Deve ser capaz de configurar o subsistema de memória de diversas maneiras, incluindo a possibilidade de utilizar a MCDRAM e os controladores de memória como diferentes nós NUMA, ou configurar a MCDRAM como uma cache da memória DDR4. O processador com tais características deve ser o processador principal do sistema, e não um coprocessador. Ele deve ser capaz de executar código x86 para melhor usabilidade. A família de processadores Intel Xeon Phi da geração Knights Landing é a única atualmente com tais características. O processador definido no edital, Intel Xeon Phi 7210, é o mais barato da família Knights Landing, e por isso foi escolhido. Logo, como não se trata apenas de uma questão de desempenho, mas também da necessidade de determinadas características arquiteturais, fica mantida a exigência de serem processadores Intel Xeon Phi 7210.

**Resposta 2:** Essa questão está relacionada à Questão 1, onde já foi tratado o modelo do processador. O outro item do edital que se refere a um modelo específico é o "Chipset Intel C612". Esse era o chipset disponível para o modelo do processador escolhido no momento da elaboração do edital. Caso algum outro chipset tenha surgido, e o mesmo permita manter todas as outras restrições do edital, pode ser aceito.

Sendo assim, altera-se a data do certame 28/03/2017 nos mesmos horários, devendo-se prosseguir normalmente o certame.

Porto Alegre, 13 de março de 2017

  
\_\_\_\_\_  
**J. Leonardo S. Gayer**  
Supervisor Setor de Compras  
FAURGS

**UMA FUNDAÇÃO A SERVIÇO DA UFRGS**

Av. Bento Gonçalves, 9500 - Prédio 43609 - Campus do Vale  
Cx. Postal 15039 - CEP 91501-970 - Porto Alegre/RS - Brasil  
Fone: 0xx51 3308-7178 - Fax: 0xx51 3319-5300  
[www.faurgs.ufrgs.br](http://www.faurgs.ufrgs.br) - E-mail: [faurgs@ufrgs.br](mailto:faurgs@ufrgs.br)